



Ingénieur(e) Conception Numérique ASIC HF

Entreprise

Créée en 2003, Allegro DVT adresse le marché des semi-conducteurs. Elle dispose d'une expertise mondialement reconnue dans le domaine de la vidéo numérique.

Allegro DVT est une entreprise grenobloise dont les services R&D sont situés à Montbonnot-Saint-Martin et à Belfast.

Notre équipe en France est composée de quarante Ingénieurs, tous passionnés par le traitement de la vidéo.

Notre savoir-faire est présent dans les caméras de voiture, les jeux vidéo, les téléphones portables, les montres connectées, les caméras de surveillance, etc...

Nous comptons parmi nos clients les acteurs majeurs de la microélectronique, de l'industrie automobile et les GAFAM.

Nos technologies attirent de nouveaux projets sur les marchés émergents tels que l'IA, les véhicules autonomes, la robotique, etc...

Chez ALLEGRO DVT vous trouverez des projets innovants, variés, créatifs !

Notre croissance à 2 chiffres nous amène à recruter de nouveaux talents dans nos équipes R&D et projets.

Vous souhaitez nous rejoindre ? Mieux nous connaître ?

Vous aimez l'esprit « PME » avec la diversité des responsabilités, la polyvalence, et l'intelligence collaborative ?

Découvrez nos postes à pourvoir et contactez-nous !

Vous rencontrerez nos équipes, nous vous parlerons de nos métiers et des perspectives qu'offre notre rapide croissance, en France et à l'international, nous vous présenterons nos processus d'intégration et de formation.

Nous vous attendons !

Les Missions

Au sein de l'activité « Video IP Cores », vous intégrez notre équipe R&D Hardware composée d'Ingénieurs experts en conception numérique ASIC.

Vous participez au développement de nos encodeurs et décodeurs vidéo de haute performance, adressant les normes de compression les plus récentes (VVC/AV1/HEVC).

Vous étudiez les spécifications techniques des normes de compression vidéo et les nouvelles fonctionnalités demandées à travers le modèle de référence logiciel.

Vous recherchez des solutions optimisées au niveau de l'architecture et de la microarchitecture matérielle, concevez et intégrez des blocs IP au niveau RTL, et vérifiez leur fonctionnalité en développant des tests unitaires.

Vous vérifiez et optimisez la qualité des résultats de synthèse (surface, fréquence, performance, consommation).

Vous contribuez à la validation et à la maintenance de la solution pour les différents projets clients.

Votre Profil

Passionné par la technique, vous êtes diplômé d'une école d'Ingénieur en microélectronique / électronique numérique et vous avez une première expérience en conception Front-End pour ASIC (3 ans et +), idéalement dans le domaine du codage audio/vidéo ou du traitement du signal/des images.

Vous êtes rigoureux, vous aimez l'autonomie.

Vous avez des capacités d'innovation, vous aimez le travail collaboratif et la communication entre équipes.

Vous maîtrisez le langage VHDL (et/ou Verilog), les flots et les outils de CAO spécifiques aux ASIC (modélisation, conception, simulation, synthèse, vérification...).

Vous avez des connaissances en C/C++, langages de scripts et optimisation d'architectures et microarchitectures au niveau HW/RTL

Vous maîtrisez l'anglais (niveau C1 à minima indispensable pour ce poste).

Vous avez des connaissances sur les algorithmes de compression vidéo (notamment H.264 /HEVC, etc.), c'est un plus !